

コダシップは SmartDV と提携し、 チップ開発プロジェクトを促進します

プロセッサ周辺 IP のワンストップショッピング化により、
カスタム RISC-V プロセッサの設計をより容易に

2023年6月22日、ドイツ、ミュンヘン - RISC-V カスタムコンピューティングのリーダーであるコダシップは、周辺 IP 供給の優先プロバイダとして [SmartDV Technologies](#) と提携したことを発表します。コダシップの顧客は、コダシップとのライセンス契約のもとで、SmartDV 周辺 IP ラインナップの中から、IP を選択し使用することが可能になりました。つまりコダシップの顧客は SmartDV との追加ライセンス契約は必要ありません。この提携により、Codasip RISC-V プロセッサを実装するチップ設計者は、互換性と統合の容易性が検証された IP を使用し、設計プロジェクトを加速・簡素化することができます。

コダシップの RISC-V プロセッサ シリーズは、パワフルなプロセッサ設計自動化ツール Codasip Studio を使用してカスタマイズすることができます。これにより、コダシップの顧客は、AI/ML、ワイヤレス、IoT など、競争が激しい様々な業界のアプリケーションで革新的な差別化を図ることができます。また、今回の提携は SmartDV が持つ幅広い周辺 IP から簡単にプロセッサ コア IP に統合でき、かつ手頃なソリューションとなっています。

SmartDV は、標準規格に準拠したデザイン IP と検証用 IP (VIP) の幅広いポートフォリオを提供しています。同社の製品は、世界中のエレクトロニクス業界において、ネットワーク、ストレージ、自動車、バス、MIPI、ディスプレイなどのチッププロジェクトで多数使用されています。

SmartDV は、顧客が目指す独自の設計目標を達成できるように、VIP および設計 IP の容易な統合と簡単にできるカスタマイズに重点を置いています。

コダシップ戦略・エコシステム担当副社長である Mike Eftimakis は次のように述べます：「SmartDV は、最強の周辺 IP ポートフォリオを提供しています。当社の RISC-V プロセッサ IP と組み合わせることで、カスタム コンピュート開発を行うお客様は、完全なシステムを非常に単純化された方法で簡単に選択、設計、および調達できます。これこそが包括的なエコシステムの力です。SmartDV と提携することで、当社のエンジニアは、お客様の業務を快適にしながら、最大限のカスタム・コンピュートの価値を提供することに集中できます。また、周辺 IP のリーディング企業が提供する標準周辺 IP の提供は、業界最高の IP を使用しているという信頼感をもたらし、アプリケーションにとって最も重要な差別化に時間を集中することができるようにします。」

「今日の RISC-V エコシステムの隆盛により、チップ設計者はプロセッサの設計に関して、これまで以上に多くの選択肢を持つことができるようになりました」と SmartDV の最高経営責任者である Erik Panu は述べています。「コダシップとの提携は、RISC-V のリーダーとしての立場だけでなく、両社がユーザーの成功の鍵となるカスタマイズに情熱を注いでいるという共通した認識を持っているという点に基づいています。SmartDV の成熟した周辺 IP とコダシップの最先端のプロセッサを組み合わせることで、共通のお客様が ASIC、SoC、FPGA の設計目標をより迅速に、経済的で、かつ信頼性の高い方法で達成できるようになります。」

- [コダシップのカスタマイズ可能な RISC-V コアの詳細はこちら](#)
- [SmartDV デザイン IP の詳細はこちら](#)

コダシップについて

コダシップは、システム・オン・チップ開発者が製品を差別化して競争力を高めることを可能にするプロセッサ技術企業です。ユーザーは、コダシップのカスタムコンピューティング製品を通じて、オープンな RISC-V ISA が持つ変革の可能性を各々の方法で活用することができます：プロセッサ設計自動化ツール Codasip Studio と、簡単にカスタマイズできるプロセッサ IP シリーズの組み合わせは、完全なオープンアーキテクチャ ライセンス モデルとなります。コダシップはヨーロッパが拠点であることを誇りとし、世界中にサービスを提供し、すでに数十億台のデバイスが コダ

チップのテクノロジーによって利用されています。詳細は www.codasip.com をご覧いただき、最新情報は [LinkedIn](#) をフォローして入手ください。

SmartDV について

SmartDV Technologies™, では、集積回路の半導体知的財産 (IP) にアプローチするより良い方法があると考えています。SmartDV は 2007 年以来、IP 事業のみに特化してきた実績があります。次の SoC や ASIC、FPGA のために標準規格のデザイン IP を調達する場合でも、検証するための検証ソリューション (VIP) を求める場合でも、SmartDV の IP は簡単に統合できることは想像に難しくありません。SmartDV は、独自の SmartCompiler™テクノロジーと数百人の専門エンジニアの知識を組み合わせ、それぞれのお客様独自の設計目標に合わせて、迅速に、経済的で、かつ信頼性の高い IP をカスタマイズが可能です。他の IP ベンダー提供する、カスタマイズできない汎用 IP を自社のチップ設計に使用しないでください。SmartDV で、お客様の仕様に最適化された IP を手に入れましょう。IP Your Way

SmartDV の詳細は www.smartdvtech.com をご覧ください

ご相談は [LinkedIn](#) から

###

コダシップのメディア連絡先

Tora Fridholm, マーケティング コミュニケーション マネージャー

tora.fridholm@codasip.com +46 761 619134

David Marsden, 広報・グローバル コミュニケーションズ

david.marsden@codasip.com +44 7968 407739

SmartDV のメディア連絡先

McKenzie Ross, マーケティング担当副社長

press@smartdvtech.com +1 360 397 7697